

Editorial

Para el grupo de investigación Centro de Innovación y Desarrollo para la Investigación en Ingeniería del Software, CIDLIS, es grato presentar en esta publicación de nuestra revista Gerencia Tecnológica Informática, GTI, trabajos de alto nivel académico, investigativo y científico, manteniendo así, su filosofía de difundir los diferentes avances en investigación y desarrollo en áreas como la Ingeniería del Software, Gestión de Calidad de Proyectos y Procesos, Gestión Tecnológica y las diversas temáticas relacionadas a la Ingeniería Electrónica y afines.

En esta edición, la Revista GTI presenta a sus lectores y a la comunidad científica cinco (5) artículos de diversas temáticas tales como: Aplicaciones en Ingeniería Eléctrica, Electrónica, Telecomunicaciones y Telemática y en Gestión de Calidad de Proyectos y Procesos en General, los cuales se relacionan a continuación:

Aplicaciones en Ingeniería Eléctrica, Electrónica, Telecomunicaciones y Telemática

- *MEJORA DE LA APARIENCIA VISUAL DE CÓDIGOS DE BARRAS BIDIMENSIONALES, QR-CODES, APLICANDO LA TÉCNICA DE TONOS MEDIOS.*
- *ANÁLISIS DE RENDIMIENTO DE LOS PROTOCOLOS DE SEÑALIZACIÓN VOIP SIP E IAX EN UN ENTORNO DE RED DUAL STACK.*

Gestión de Calidad de Proyectos y Procesos en General

- *MÉTODO PARA LA EVALUACIÓN DE RIESGOS Y COSTOS DE LAS MEDIDAS DE TRATAMIENTO EN PROYECTOS DE INNOVACIÓN BAJO EL ENFOQUE DE CO-CREACIÓN.*
- *FACTORES RELEVANTES PARA INICIO DE ARQUITECTURAS EMPRESARIALES EN EL SECTOR PÚBLICO COLOMBIANO. ESTUDIO BIBLIOMÉTRICO.*
- *MODELADO DE LOS PROCESOS DE GESTIÓN PARA LABORATORIO DE METROLOGÍA DEL SECTOR ENERGÉTICO.*

Esperamos que esta edición de la revista GTI cumpla con todas sus expectativas y agradecemos a todos aquellos que hicieron posible esta edición, desde los autores hasta los diferentes comités de apoyo. Finalmente, hacemos una invitación a toda la comunidad científica y estudiantil a que participen en nuestras próximas ediciones para continuar fomentando estos espacios de conocimiento

EDGAR SNEYDER GARCÍA MORANTES
Ingeniero Electrónico
Joven Investigador CIDLIS-UIS

Editorial

To the research group Innovation Center for Development in Software Engineering, CIDLIS, it's a pleasure to share with you this new edition of our journal called, Informatics Technology Management -GTI-, in which, are presented works of high academic and scientific research level. The Journal of Informatics Technology Management maintains the philosophy of dissemination of the different advances in research and development in areas such as, Software Engineering, Project Management, Process Quality, Technology Management and a variety of topics related to Electronic Engineering.

In this edition, The Journal of Informatics Technology Management presents to its readers and the scientific community five articles on different topics such as, Applications in Electronic, Electrical Telecommunication and Telematic Engineering and Quality Management of Projects and Processes in General. The topics are listed below:

Applications in Electronic, Electrical Telecommunication and Telematic Engineering

- *IMPROVEMENT OF THE AESTHETIC APPEARANCE OF BIDIMENSIONAL BARCODES - (QR-CODES) BY APPLYING HALFTONE TECHNIQUES.*
- *PERFORMANCE ANALYSIS OF SIP AND IAX VOIP SIGNALING PROTOCOLS IN A DUAL STACK ENVIRONMENT NETWORK.*

Quality Management of Projects and Processes in General

- *METHOD FOR RISK ASSESSMENT AND COST OF TREATMENT MEASURES OF INNOVATION PROJECTS UNDER THE CO-CREATION APPROACH.*
- *RELEVANT FACTORS TO START ENTERPRISE ARCHITECTURE IN THE PUBLIC COLOMBIAN SECTOR. BIBLIOGRAPHIC STUDY.*
- *MODELING OF MANAGEMENT PROCESSES FOR A METROLOGY LABORATORY ENERGY SECTOR.*

We hope this edition of our Journal meets all your expectations and we thank all the authors, collaborators, support committees and everyone that helped make this publication possible. Finally, we give warm invitation to the entire student body and scientific community to participate in our upcoming issues to help to promote discourse in this field of knowledge.

EDGAR SNEYDER GARCÍA MORANTES
Electronic Engineer
Young researcher CIDLIS-UIS