

Editorial

Para el grupo de investigación Centro de Innovación y Desarrollo para la Investigación en Ingeniería del Software, CIDLIS, es grato presentar en esta publicación de nuestra revista Gerencia Tecnológica Informática, GTI, trabajos de alto nivel académico, investigativo y científico, manteniendo así, su filosofía de difundir los diferentes avances en investigación y desarrollo en áreas como la Ingeniería del Software, Gestión de Calidad de Proyectos y Procesos, Gestión Tecnológica y las diversas temáticas relacionadas a la Ingeniería Electrónica y afines.

En esta edición, la Revista GTI presenta a sus lectores y a la comunidad científica cinco (6) artículos de diversas temáticas tales como: Aplicaciones en Ingeniería Eléctrica, Electrónica, Telecomunicaciones y Telemática, Gestión de Calidad de Proyectos y Procesos en General e Ingeniería del Software y Marcos de trabajo, los cuales se relacionan a continuación:

Aplicaciones en Ingeniería Eléctrica, Electrónica, Telecomunicaciones y Telemática

- *CALIDAD DEL SERVICIO RESTRINGIDA EN CAPACIDAD PARA LA SELECCIÓN DE ACCESS POINT EN REDES INALÁMBRICAS 802.11*

Gestión de Calidad de Proyectos y Procesos en General

- *LA GERENCIA BIM COMO SISTEMA DE GESTIÓN PARA PROYECTOS DE CONSTRUCCIÓN*
- *METODOLOGÍA PARA LA ELABORACIÓN DE MODELOS DEL PROCESO CONSTRUCTIVO 5D CON TECNOLOGÍAS BUILDING INFORMATION MODELING*
- *TECNOLOGÍAS DE CÓDIGO ABIERTO PARA LA GESTIÓN DE UN PROCESO INDUSTRIAL*

Ingeniería del Software y Marcos de trabajo

- *PLATAFORMA DE APLICACIONES PARA DOCUMENTOS ELECTRÓNICOS A TRAVÉS DEL COMPUTO MÓVIL*
- *ARQUITECTURA POR COMPONENTES JEE, UN CASO PRÁCTICO*

Esperamos que esta edición de la revista GTI cumpla con todas sus expectativas y agradecemos a todos aquellos que hicieron posible esta edición, desde los autores hasta los diferentes comités de apoyo. Finalmente, hacemos una invitación a toda la comunidad científica y estudiantil a que participen en nuestras próximas ediciones para continuar fomentando estos espacios de conocimiento

EDGAR SNEYDER GARCÍA MORANTES

Ingeniero Electrónico
Joven Investigador CIDLIS-UIS

Editorial

To the research group Innovation Center for Development in Software Engineering, CIDLIS, it's a pleasure to share with you this new edition of our journal called, Informatics Technology Management -GTI-, in which, are presented works of high academic and scientific research level. The Journal of Informatics Technology Management maintains the philosophy of dissemination of the different advances in research and development in areas such as, Software Engineering, Project Management, Process Quality, Technology Management and a variety of topics related to Electronic Engineering.

In this edition, The Journal of Informatics Technology Management presents to its readers and the scientific community five articles on different topics such as, Applications in Electronic, Electrical Telecommunication and Telematic Engineering, Quality Management of Projects and Processes in General and Software Engineering and Frameworks. The topics are listed below:

Applications in Electronic, Electrical Telecommunication and Telematic Engineering

- *SERVICE QUALITY RESTRICTED ABILITY TO ACCESS POINT SELECTION IN 802.11 WIRELESS NETWORKS*

Quality Management of Projects and Processes in General

- *BIM AS THE MANAGEMENT SYSTEM FOR BUILDING PROJECTS*
- *METHODOLOGY FOR MODELLING THE CONSTRUCTION PROCESS 5D WITH TECHNOLOGIES BUILDING INFORMATION MODELING*
- *OPEN SOURCE TECHNOLOGY FOR THE MANAGEMENT OF AN INDUSTRIAL PROCESS*

Software Engineering and Frameworks

- *APPLICATIONS PLATFORM FOR ELECTRONIC DOCUMENTS THROUGH MOBILE COMPUTING*
- *JEE COMPONENT ARCHITECTURE, A CASE STUDY*

We hope this edition of our Journal meets all your expectations and we thank all the authors, collaborators, support committees and everyone that helped make this publication possible. Finally, we give warm invitation to the entire student body and scientific community to participate in our upcoming issues to help to promote discourse in this field of knowledge.

EDGAR SNEYDER GARCÍA MORANTES

Electronic Engineer
Young researcher CIDLIS-UIS